



TÉCNICAS Y ESTRUCTURAS DIGITALES

Ejemplos Memoria Caché

Ejemplo 1

► ¿Qué es la memoria caché y para qué sirve?

La caché es una memoria que se sitúa entre la unidad central de procesamiento (CPU) y la memoria de acceso aleatorio (RAM) para acelerar el intercambio de datos. Cuando se accede por primera vez a un dato, se hace una copia en la caché; los accesos siguientes se realizan a dicha copia, haciendo que sea menor el tiempo de acceso medio al dato. Cuando el microprocesador necesita leer o escribir en una ubicación en memoria principal, primero verifica si una copia de los datos está en la caché, si es así, el microprocesador de inmediato lee o escribe en la memoria caché, que es mucho más rápido que la lectura o la escritura en la memoria principal.

► ¿Qué es la Eficiencia de la caché?

Para conseguir un buen comportamiento de la caché hay que saber anticiparse a las necesidades de información de la CPU para almacenarla previamente.

Cuando la información requerida por el procesador no se halla en la caché hay una penalización de tiempo pues hay que localizarla en la Memoria Principal. Esto supone un importante decremento del rendimiento de la computadora. Si la información no está en la caché, el procesador debe permanecer inactivo muchos ciclos, por ello es muy importante reducir los fallos de la caché.

La eficiencia de la caché depende de los algoritmos que se utilizan para cargarla con la información que precisará la CPU próximamente. Dichos algoritmos implementan los "**principios de localidad**" mediante software. Se denomina eficiencia de la caché a la relación entre su Tiempo de Acceso a la Caché (T_c) y el Tiempo de Acceso Medio (T_{medio}) necesario para realizar un acceso en el sistema jerárquico. Así:

$$\text{Eficiencia} = \frac{T_c}{T_{medio}}$$

Ejemplo 2

- Explique los conceptos probabilidad de presencia, probabilidad de ausencias, Tiempo medio de acceso, factor de velocidad, índice de mejora

El T_{medio} es función del porcentaje de aciertos que se produzcan en la caché. Existen dos parámetros que influyen en la eficiencia:

$$\text{Probabilidad de presencia (h)} = \frac{\text{Número de presencias en caché}}{\text{Número total de accesos en caché}}$$

$$\text{Probabilidad de ausencia (1-h)} = \frac{\text{Número de ausencias en caché}}{\text{Número total de accesos en caché}}$$

$$T_{\text{medio}} = h \cdot T_C + (1-h) \cdot (T_C + T_{MP})$$

Se denomina **Factor de Velocidad (FV)** a la relación entre el Tiempo de Acceso de la Memoria Principal (T_{MP}) y el T_C .

$$\text{Factor de Velocidad} = \frac{T_{MP}}{T_C}$$

Finalmente, se denomina **Índice de Mejora** a la relación entre el Tiempo de Acceso sin Caché y el Tiempo de Acceso con Caché, este índice nos indica si es conveniente el uso de la Caché y en qué medida.

$$\text{Índice de Mejora} = \frac{T_{MP}}{T_{\text{medio}}}$$

Ejemplo 3

- ¿En un sistema con un tiempo de acceso a MP de 200 ns, se incorpora una memoria caché con tiempo de acceso de 30 ns. Se desea conocer cuántos aciertos deberían producirse en 1.000.000 de accesos a la caché para conseguir los siguientes tiempos de acceso a este sistema?

- $T_{\text{medio}} = 50 \text{ ns}$

- $T_{\text{medio}} = 150 \text{ ns}$

- **Datos:** $T_{\text{medio}} = 50 \text{ ns}$; $T_C = 30 \text{ ns}$; $T_{MP} = 200 \text{ ns}$

- **Incógnita:** h

- **Solución:** reemplazamos los datos en en la fórmula de T_{medio} y despejamos h.

$$T_{\text{medio}} = h \cdot T_C + (1-h) \cdot (T_C + T_{MP})$$

$$50 \text{ ns} = h \cdot 30 \text{ ns} + (1-h) \cdot (30 \text{ ns} + 200 \text{ ns})$$

$$50 \text{ ns} = h \cdot 30 \text{ ns} + (1-h) \cdot (230 \text{ ns})$$

$$50 \text{ ns} = h \cdot 30 \text{ ns} + 230 \text{ ns} - h \cdot 230 \text{ ns}$$

$$50 \text{ ns} - 230 \text{ ns} = -200 h \text{ ns}$$

$$-180 \text{ ns} = -200 h \text{ ns}$$

$$h = 0,90$$

Respuesta: Para conseguir un tiempo medio de acceso de 50 ns, deberían producirse 900.000 aciertos en caché; y para conseguir un tiempo medio de acceso de 150 ns, deberían producirse 400.000 aciertos en caché.

Ejemplo 4

- Dados los sistemas S1, S2 y S3 cuyas características se indican en la siguiente tabla, se pide: a) Complete la tabla con el tiempo de acceso medio y cantidad de ausencias de cada sistema; b) ¿Cuál de los sistemas hace un uso más eficiente de la caché? y c) ¿Qué sistema presenta una mayor mejora al incorporar la caché? d) ¿Es posible que alguno de los sistemas presente un factor de velocidad menor a la unidad?

Subsistema	T_{MP}	T_C	Accesos	Presencias	h	T_{MEDIO}	Ausencias
S1	1100 ns	150 ns	2400	2000	0,83	333,33 ns	400
S2	750 ns	100 ns	3600	3500	0,97	120,83 ns	100
S3	900 ns	90 ns	3100	2850	0,91	162,58 ns	250

- a) Para completar los Tiempos medio de acceso al sistema, completamos los valores de h para los 3 casos, y resolvemos aplicando la fórmula de T_{medio} . Por diferencia entre los accesos y las presencias, se obtienen las ausencias.

Se observa que, S2 es más veloz, aunque la caché de S2 no lo es. Esto se debe a que la probabilidad de presencias de S2 es la más elevada.

Ejemplo 4

- Dados los sistemas S1, S2 y S3 cuyas características se indican en la siguiente tabla, se pide: a) Complete la tabla con el tiempo de acceso medio y cantidad de ausencias de cada sistema; b) ¿Cuál de los sistemas hace un uso más eficiente de la caché? y c) ¿Qué sistema presenta una mayor mejora al incorporar la caché? d) ¿Es posible que alguno de los sistemas presente un factor de velocidad menor a la unidad?

Subsistema	T_{MP}	T_C	Accesos	Presencias	T_{MEDIO}	Eficiencia	Índice de Mejora
S1	1100 ns	150 ns	2400	2000	333,33 ns	45%	3,3
S2	750 ns	100 ns	3600	3500	120,83 ns	83%	6,2
S3	900 ns	90 ns	3100	2850	162,58 ns	55%	5,5

Respuesta:

b) El sistema S2 presenta mayor eficiencia.

c) Al incorporar la caché con T_c de 100 ns, este sistema funciona 6 veces mejor que antes.

d) No es posible, porque...